

证书号第1250245号



实用新型专利证书

实用新型名称：具有三组电源端子的Super-USB 3.3连接器

发明人：黄金富

专利号：ZL 2008 2 0212192.2

专利申请日：2008年10月6日

专利权人：黄金富

授权公告日：2009年7月8日

本实用新型经过本局依照中华人民共和国专利法进行初步审查，决定授予专利权，颁发本证书并在专利登记簿上予以登记。专利权自授权公告之日起生效。

本专利的专利权期限为十年，自申请日起算。专利权人应当依照专利法及其实施细则规定缴纳年费。缴纳本专利年费的期限是每年10月6日前一个月内。未按照规定缴纳年费的，专利权自应当缴纳年费期满之日起终止。

专利书记载专利权登记时的法律状况。专利权的转移、质押、无效、终止、恢复和专利权人的姓名或名称、国籍、地址变更等事项记载在专利登记簿上。



局长

田力普



[19] 中华人民共和国国家知识产权局

[51] Int. Cl.



[12] 实用新型专利说明书

专利号 ZL 200820212192.2

H01R 13/50 (2006.01)

H01R 12/16 (2006.01)

H01R 12/32 (2006.01)

H01R 24/00 (2006.01)

[45] 授权公告日 2009 年 7 月 8 日

[11] 授权公告号 CN 201270320Y

[22] 申请日 2008.10.6

[21] 申请号 200820212192.2

[73] 专利权人 黄金富

地址 100032 北京市西城区金融街 27 号投资
广场 B 座 19 层

[72] 发明人 黄金富

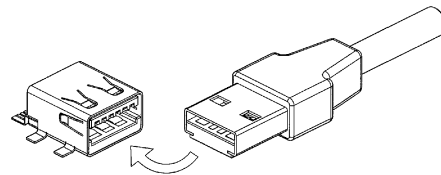
权利要求书 4 页 说明书 8 页 附图 3 页

[54] 实用新型名称

具有三组电源端子的 Super - USB 3.3 连接器

[57] 摘要

一种具有三组电源端子的 Super - USB 3.3 连接器，包括 Super - USB 3.3 插头和 Super - USB 3.3 插座，Super - USB 3.3 插头头部设有金属外壳 (C1)，金属外壳 (C1) 内设有绝缘基座 (B1)，绝缘基座 (B1) 的顶部设有多个用于连接 USB 总线的导电端子，绝缘基座 (B1) 的底部设有负载电源端子 (PA, PB)，以及，Super - USB 3.3 插座也设有相对应的端子。本实用新型的 Super - USB 3.3 连接器除了提供 USB 总线原来的一组电源端子外，还额外设有两组负载电源端子，使 USB 主机可通过 Super - USB 3.3 连接器向 USB 外部设备提供合共三组电源供应。



1. 一种 Super-USB 3.3 插头, 主要用于计算机等 USB 主机与 USB 外部设备传送通讯信号和传输电源供应, 其特征在于, 所述的 Super-USB 3.3 插头头部设有一方形管状并且底部开口的金属外壳(C1), 金属外壳(C1)的内部空间底部位置设有绝缘基座(B1), 金属外壳(C1)的内壁上侧与绝缘基座(B1)的顶部之间留有空间, 绝缘基座(B1)的顶部设有多个导电端子, 包括导电端子(P1, P2, P3, P4, P5, P6, P7, P8, P9, P10), 绝缘基座(B1)的底部设有负载电源端子(PA, PB), 以及, 绝缘基座(B1)、负载电源端子(PA, PB)、导电端子(P1, P2, P3, P4, P5, P6, P7, P8, P9, P10)、金属外壳(C1)等通过绝缘材料固定在插头的预定位置处。
2. 如权利要求1所述的 Super-USB 3.3 插头, 其特征在于, 所述的导电端子(P1, P2, P3, P4, P5, P6, P7, P8, P9, P10)在绝缘基座(B1)的顶部分两行排列, 第一行导电端子位于绝缘基座(B1)顶部接近 Super-USB 3.3 插头前端, 第二行导电端子位于绝缘基座(B1)顶部第一行导电端子的后方, 它们的分布位置如下:
第一行导电端子从右到左的排列次序为: 导电端子(P1)、导电端子(P2)、导电端子(P3)、导电端子(P4);
第二行导电端子从右到左的排列次序为: 导电端子(P5)、导电端子(P6)、导电端子(P7)、导电端子(P8)、导电端子(P9)、导电端子(P10)。
3. 如权利要求1或2所述的 Super-USB 3.3 插头, 其特征在于, 所述的导电端子(P5, P6, P7, P8, P9, P10)的前端导电接触面部分为弯曲结构的, 并且所述的导电接触面凸出在绝缘基座(B1)的顶部表面。
4. 如权利要求1或2所述的 Super-USB 3.3 插头, 其特征在于,

所述的导电端子 (P1) 是连接电源正极的端子, 即 “VBUS” ;
所述的导电端子 (P2) 是连接数据线负极的端子, 即 “D-” ;
所述的导电端子 (P3) 是连接数据线正极的端子, 即 “D+” ;
所述的导电端子 (P4) 是连接电源地的端子, 即 “GND” ;
所述的导电端子 (P5, P6) 是连接 USB 3 数据接收线的端子, 即 “USB3_RX” ;
所述的导电端子 (P7) 是连接数据线地的端子, 即 “USB3_GND” ;
所述的导电端子 (P8, P9) 是连接 USB 3 数据输出线的端子, 即 “USB3_TX” ;
所述的导电端子 (P10) 是连接负载电源 2 调整电压电阻的端子, 即 “VR” ;
所述的负载电源端子 (PA) 是连接负载电源 1 正极的端子;
所述的负载电源端子 (PB) 是连接负载电源 2 正极的端子;
所述的金属外壳 (C1) 是连接负载电源 1 负极和负载电源 2 负极的端子。

5. 一种 Super USB 3.3 插座, 主要用于与权利要求 1 至 4 任一项所述的 Super USB 3.3 插头成对相插接使用, 其特征在于, 所述的 Super USB 3.3 插座包括有一金属外壳 (C2), 在金属外壳 (C2) 内壁的底部设有绝缘基座 (B2), 在金属外壳 (C2) 的内部空间设有绝缘基座 (B3), 绝缘基座 (B3) 的四周与金属外壳 (C2) 的内壁和绝缘基座 (B2) 之间留有可供对应 Super USB 3.3 插头头部插入的空间, 绝缘基座 (B2) 上设有负载电源端子 (SA, SB, SC), 绝缘基座 (B3) 的底部设有多个导电端子, 包括导电端子 (S1, S2, S3, S4, S5, S6, S7, S8, S9, S10), 以及, 绝缘基座 (B2, B3)、负载电源端子 (SA, SB, SC)、导电端子 (S1, S2, S3, S4, S5, S6, S7, S8, S9, S10) 通过绝缘材料固定在插座的预定位置处。
6. 如权利要求 5 所述的 Super-USB 3.3 插座, 其特征在于, 所述的导电端子 (S1, S2, S3, S4, S5, S6, S7, S8, S9, S10) 在绝缘基座 (B3)

的底部分两行排列，第一行导电端子位于绝缘基座（B3）底部接近 Super-USB 3.3 插座前端，第二行导电端子位于绝缘基座（B3）底部第一行导电端子的后方，它们的分布位置如下：

第一行导电端子从左到右的排列次序为：导电端子（S5）、导电端子（S6）、导电端子（S7）、导电端子（S8）、导电端子（S9）、导电端子（S10）；第二行导电端子从左到右的排列次序为：导电端子（S1）、导电端子（S2）、导电端子（S3）、导电端子（S4）。

7. 如权利要求 5 或 6 所述的 Super-USB 3.3 插座，其特征在于，所述的导电端子（S5，S6，S7，S8，S9，S10）的导电接触面是凹入在绝缘基座（B3）的底部表面。
8. 如权利要求 5 所述的 Super-USB 3.3 插座，其特征在于，所述的导电端子（S1）是连接电源正极的端子，即“VBUS”；所述的导电端子（S2）是连接数据线负极的端子，即“D-”；所述的导电端子（S3）是连接数据线正极的端子，即“D+”；所述的导电端子（S4）是连接电源地的端子，即“GND”；所述的导电端子（S5，S6）是连接 USB 3 数据接收线的端子，即“USB3-RX”；所述的导电端子（S7）是连接数据线地的端子，即“USB3-GND”；所述的导电端子（S8，S9）是连接 USB 3 数据输出线的端子，即“USB3-TX”；所述的导电端子（S10）是连接负载电源 2 调整电压电阻的端子，即“VR”；所述的负载电源端子（SA）是连接负载电源 1 正极的端子；所述的负载电源端子（SB）是连接负载电源 2 正极的端子；所述的负载电源端子（SC）是连接负载电源 2 正极的端子；所述的金属外壳（C2）是连接负载电源 1 负极和负载电源 2 负极的端子。

9. 如权利要求 5 或 6 或 8 所述的 Super-USB 3.3 插座, 其特征在于, 当所述的 Super-USB 3.3 插座与相对应的 Super-USB 3.3 插头相插接时, Super-USB 3.3 插头上的各个端子与 Super-USB 3.3 插座上对应的端子相电路连接, 它们的连接关系如下:

导电端子 (P1) 与导电端子 (S1) 相电路连接;

导电端子 (P2) 与导电端子 (S2) 相电路连接;

导电端子 (P3) 与导电端子 (S3) 相电路连接;

导电端子 (P4) 与导电端子 (S4) 相电路连接;

导电端子 (P5) 与导电端子 (S5) 相电路连接;

导电端子 (P6) 与导电端子 (S6) 相电路连接;

导电端子 (P7) 与导电端子 (S7) 相电路连接;

导电端子 (P8) 与导电端子 (S8) 相电路连接;

导电端子 (P9) 与导电端子 (S9) 相电路连接;

导电端子 (P10) 与导电端子 (S10) 相电路连接;

负载电源端子 (PA) 与负载电源端子 (SA) 相电路连接;

负载电源端子 (PB) 与负载电源端子 (SB, SC) 相电路连接;

金属外壳 (C1) 与导电端子金属外壳 (C2) 相电路连接。

具有三组电源端子的 Super-USB 3.3 连接器

【技术领域】

本实用新型涉及一种连接器，尤其涉及一种具有三组电源端子的 Super-USB 3.3 连接器。

【背景技术】

现时一般个人计算机上大多设有通用串行总线(Universal Serial Bus, 简称为“USB”)，USB 除了提供计算机等主机与外部设备的交换数据的总线外，还可通过 USB 插头和插座向外部设备输出电源，一些耗电量低的外部设备可以通过 USB 接线，由 USB 总线从主机取得 5V 电源，但是由于标准 USB 总线只能提供 5V 电压和最大 0.5A 电流的电源，不足应付部份 USB 外部设备所需的电源，即使对一些耗电量较低的设备例如喷墨打印机、扫描器等，电源消耗一般都超过 10W 以上，因而要另设电源供应装置，即使提高了 USB 总线供应的 5V 电源的电流至 5A 以上，但现有标准 USB 插头插座上的电源端子的接触面积太细小，不足以应付 2A 以上的电流，如何提高 USB 插头插座可承受的电流容量，是一个有待解决的问题。

【实用新型内容】

本实用新型的目的，在于提供一种具有三组电源端子的 Super-USB 3.3 连接器，其中一组电源端子是 USB 总线原来的电源端子，另外两组是额外增设的负载电源供应端子，可承受较现有 USB 插头插座更大电流的电源，使计算机等 USB 主机可以通过这 Super-USB 3.3 连接器向 USB 外部设备提供合共三组电源供应。

本实用新型的目的是这样实现的，采用这样一种 Super-USB 3.3 插头，主要用于计算机等 USB 主机与 USB 外部设备传送通讯信号和传输电源供应，

其特征在于,所述的 Super-USB 3.3 插头头部设有一方形管状并且底部开口的金属外壳(C1),金属外壳(C1)的内部空间底部位置设有绝缘基座(B1),金属外壳(C1)的内壁上侧与绝缘基座(B1)的顶部之间留有空间,绝缘基座(B1)的顶部设有多个导电端子,包括导电端子(P1, P2, P3, P4, P5, P6, P7, P8, P9, P10),绝缘基座(B1)的底部设有负载电源端子(PA, PB),以及,绝缘基座(B1)、负载电源端子(PA, PB)、导电端子(P1, P2, P3, P4, P5, P6, P7, P8, P9, P10)、金属外壳(C1)等通过绝缘材料固定在插头的预定位置处。

以及,所述的导电端子(P1)是连接电源正极的端子,即“VBUS”;所述的导电端子(P2)是连接数据线负极的端子,即“D-”;所述的导电端子(P3)是连接数据线正极的端子,即“D+”;所述的导电端子(P4)是连接电源地的端子,即“GND”;所述的导电端子(P5, P6)是连接 USB 3 数据接收线的端子,即“USB3_RX”;所述的导电端子(P7)是连接数据线地的端子,即“USB3_GND”;所述的导电端子(P8, P9)是连接 USB 3 数据输出线的端子,即“USB3_TX”;所述的导电端子(P10)是连接负载电源 2 调整电压电阻的端子,即“VR”;所述的负载电源端子(PA)是连接负载电源 1 正极的端子;所述的负载电源端子(PB)是连接负载电源 2 正极的端子;所述的金属外壳(C1)是连接负载电源 1 负极和负载电源 2 负极的端子。

以及,采用这样一种 Super USB 3.3 插座,用于与前面所述的 Super USB 3.3 插头成对相插接使用,其特征在于,所述的 Super USB 3.3 插座包括有一金属外壳(C2),在金属外壳(C2)内壁的底部设有绝缘基座(B2),在金属外壳(C2)的内部空间设有绝缘基座(B3),绝缘基座(B3)的四周与金属外壳(C2)的内壁和绝缘基座(B2)之间留有可供对应 Super USB 3.3 插头头部插入的空间,绝缘基座(B2)上设有负载电源端子(SA, SB, SC),绝缘基座(B3)的底部设有多个导电端子,包括导电端子(S1, S2, S3, S4, S5, S6, S7, S8, S9, S10),以及,绝缘基座(B2, B3)、负载电源端子

(SA, SB, SC)、导电端子(S1, S2, S3, S4, S5, S6, S7, S8, S9, S10)通过绝缘材料固定在插座的预定位置处。

以及,所述的导电端子(S1)是连接电源正极的端子,即“VBUS”;所述的导电端子(S2)是连接数据线负极的端子,即“D-”;所述的导电端子(S3)是连接数据线正极的端子,即“D+”;所述的导电端子(S4)是连接电源地的端子,即“GND”;所述的导电端子(S5, S6)是连接USB 3数据接收线的端子,即“USB3_RX”;所述的导电端子(S7)是连接数据线地的端子,即“USB3_GND”;所述的导电端子(S8, S9)是连接USB 3数据输出线的端子,即“USB3_TX”;所述的导电端子(S10)是连接负载电源2调整电压电阻的端子,即“VR”;所述的负载电源端子(SA)是连接负载电源1正极的端子;所述的负载电源端子(SB)是连接负载电源2正极的端子;所述的负载电源端子(SC)是连接负载电源2正极的端子;所述的金属外壳(C2)是连接负载电源1负极和负载电源2负极的端子。

这样就实现了本实用新型的目的。

本实用新型的优点是计算机等USB主机可以通过额外增加的两组负载电源端子向USB外部设备提供合共三组电源供应,而且额外增加的两组负载电源可提供更大的电流供应,使一些USB外部设备可以无须另设电源供应器,直接从Super-USB插座取电,可节省设置电源供应器成本。

【附图说明】

图1和图2是本实用新型的Super-USB 3.3插头的形像化立体示意说明图;

图3是本实用新型的Super-USB 3.3插头的局部剖视结构示意图;

图4和图5是本实用新型的Super-USB 3.3插座的形像化立体示意说明图;

图6是本实用新型的Super-USB 3.3插座的局部剖视结构示意图;

图 7 是本实用新型的 Super-USB 3.3 插头与 Super-USB 3.3 插座相插接的示意说明图。

图中，相同的数字代表相同的装置、部件器件，附图是示意性的，用以说明本实用新型的构成和主要特征。

【具体实施方式】

下面结合附图，对本实用新型作进一步详细说明。

参阅图 1 至图 3，图 1 和图 2 是本实用新型的 Super-USB 3.3 插头的形象化立体示意说明图，图 3 是本实用新型的 Super-USB 3.3 插头的局部剖视结构示意图说明图，图 1 至图 3 中示出的 Super-USB 3.3 插头头部设有一方形管状并且底部开口的金属外壳（C1），金属外壳（C1）的内部空间底部位置设有绝缘基座（B1），金属外壳（C1）的内壁上侧与绝缘基座（B1）的顶部之间留有空间，绝缘基座（B1）的顶部设有多个导电端子，包括导电端子（P1，P2，P3，P4，P5，P6，P7，P8，P9，P10），绝缘基座（B1）的底部设有负载电源端子（PA，PB），以及，绝缘基座（B1）、负载电源端子（PA，PB）、导电端子（P1，P2，P3，P4，P5，P6，P7，P8，P9，P10）、金属外壳（C1）等通过绝缘材料固定在插头的预定位置处。

继续参阅图 1 至图 3，图 1 至图 3 中示出的导电端子（P1，P2，P3，P4，P5，P6，P7，P8，P9，P10）在绝缘基座（B1）的顶部分两行排列，第一行导电端子位于绝缘基座（B1）顶部接近 Super-USB 3.3 插头前端，第二行导电端子位于绝缘基座（B1）顶部第一行导电端子的后方，它们的分布位置如下：

第一行导电端子从右到左的排列次序为：导电端子（P1）、导电端子（P2）、导电端子（P3）、导电端子（P4）；

第二行导电端子从右到左的排列次序为：导电端子（P5）、导电端子（P6）、导电端子（P7）、导电端子（P8）、导电端子（P9）、导电端子（P10）。

参阅图 4 至图 6，图 4 和图 5 是本实用新型的 Super-USB 3.3 插座的形象化立体示意说明图，图 6 是本实用新型的 Super-USB 3.3 插座的局部剖视结构示意图说明图，图 4 至图 6 中示出的 Super USB 3.3 插座包括有一金属外壳 (C2)，在金属外壳 (C2) 内壁的底部设有绝缘基座 (B2)，在金属外壳 (C2) 的内部空间设有绝缘基座 (B3)，绝缘基座 (B3) 的四周与金属外壳 (C2) 的内壁和绝缘基座 (B2) 之间留有可供对应 Super USB 3.3 插头头部插入的空间，绝缘基座 (B2) 上设有负载电源端子 (SA, SB, SC)，绝缘基座 (B3) 的底部设有多个导电端子，包括导电端子 (S1, S2, S3, S4, S5, S6, S7, S8, S9, S10)，以及，绝缘基座 (B2, B3)、负载电源端子 (SA, SB, SC)、导电端子 (S1, S2, S3, S4, S5, S6, S7, S8, S9, S10) 通过绝缘材料固定在插座的预定位置处。

继续参阅图 4 至图 6，图 4 至图 6 中示出的导电端子 (S1, S2, S3, S4, S5, S6, S7, S8, S9, S10) 在绝缘基座 (B3) 的底部分两行排列，第一行导电端子位于绝缘基座 (B3) 底部接近 Super-USB 3.3 插座前端，第二行导电端子位于绝缘基座 (B3) 底部第一行导电端子的后方，它们的分布位置如下：

第一行导电端子从左到右的排列次序为：导电端子 (S5)、导电端子 (S6)、导电端子 (S7)、导电端子 (S8)、导电端子 (S9)、导电端子 (S10)；

第二行导电端子从左到右的排列次序为：导电端子 (S1)、导电端子 (S2)、导电端子 (S3)、导电端子 (S4)。

此外，本实用新型的 Super-USB 3.3 插头和 Super-USB 3.3 插座上的各个导电端子的定义如下：

所述的导电端子 (P1) 是连接电源正极的端子，即 “VBUS”；

所述的导电端子 (P2) 是连接数据线负极的端子，即 “D-”；

所述的导电端子 (P3) 是连接数据线正极的端子，即 “D+”；

所述的导电端子 (P4) 是连接电源地的端子，即 “GND”；

所述的导电端子(P5,P6)是连接USB 3数据接收线的端子,即“USB3_RX”;
所述的导电端子(P7)是连接数据线地的端子,即“USB3_GND”;
所述的导电端子(P8,P9)是连接USB 3数据输出线的端子,即“USB3_TX”;
所述的导电端子(P10)是连接负载电源2调整电压电阻的端子,即“VR”;
所述的负载电源端子(PA)是连接负载电源1正极的端子;
所述的负载电源端子(PB)是连接负载电源2正极的端子;
所述的金属外壳(C1)是连接负载电源1负极和负载电源2负极的端子;
所述的导电端子(S1)是连接电源正极的端子,即“VBUS”;
所述的导电端子(S2)是连接数据线负极的端子,即“D-”;
所述的导电端子(S3)是连接数据线正极的端子,即“D+”;
所述的导电端子(S4)是连接电源地的端子,即“GND”;
所述的导电端子(S5,S6)是连接USB 3数据接收线的端子,即“USB3_RX”;
所述的导电端子(S7)是连接数据线地的端子,即“USB3_GND”;
所述的导电端子(S8,S9)是连接USB 3数据输出线的端子,即“USB3_TX”;
所述的导电端子(S10)是连接负载电源2调整电压电阻的端子,即“VR”;
所述的负载电源端子(SA)是连接负载电源1正极的端子;
所述的负载电源端子(SB)是连接负载电源2正极的端子;
所述的负载电源端子(SC)是连接负载电源2正极的端子;
所述的金属外壳(C2)是连接负载电源1负极和负载电源2负极的端子。

参阅图7,图7是本实用新型的Super-USB 3.3插头与Super-USB 3.3插座相插接的示意说明图,当本实用新型的Super-USB 3.3插座与相对应的Super-USB 3.3插头相插接时,Super-USB 3.3插头上的各个端子与Super-USB 3.3插座上对应的端子相电路连接,它们的连接关系如下:

导电端子(P1)与导电端子(S1)相电路连接;
导电端子(P2)与导电端子(S2)相电路连接;
导电端子(P3)与导电端子(S3)相电路连接;

导电端子 (P4) 与导电端子 (S4) 相电路连接;
导电端子 (P5) 与导电端子 (S5) 相电路连接;
导电端子 (P6) 与导电端子 (S6) 相电路连接;
导电端子 (P7) 与导电端子 (S7) 相电路连接;
导电端子 (P8) 与导电端子 (S8) 相电路连接;
导电端子 (P9) 与导电端子 (S9) 相电路连接;
导电端子 (P10) 与导电端子 (S10) 相电路连接;
负载电源端子 (PA) 与负载电源端子 (SA) 相电路连接;
负载电源端子 (PB) 与负载电源端子 (SB, SC) 相电路连接;
金属外壳 (C1) 与导电端子金属外壳 (C2) 相电路连接。

继续参阅图 4 至图 6, 图 4 至图 6 中示出的 Super-USB 3.3 插座的导电端子 (S5, S6, S7, S8, S9, S10) 的导电接触面是凹入在绝缘基座 (B3) 的底部表面, 这样使 Super-USB 3.3 插座除了可与 Super-USB 3.3 插头相插接外, 还可兼容标准的 USB A 型插头, 当将标准的 USB A 型插头插到 Super-USB 3.3 插座时, 由于导电端子 (S5, S6, S7, S8, S9, S10) 的导电接触面是凹入在绝缘基座 (B3) 的底部表面, 不会与标准的 USB A 型插头相接触, 所以 Super-USB 3.3 插座中只有导电端子 (S1, S2, S3, S4) 和金属外壳 (C2) 与标准的 USB A 型插头相电路连接。此外, 在 Super-USB 3.3 插头方面, 图 1 至图 3 示出的 Super-USB 3.3 插头的导电端子 (P5, P6, P7, P8, P9, P10) 的前端导电接触面部分为弯曲结构的, 并且所述的导电接触面凸出在绝缘基座 (B1) 的顶部表面, 使 Super-USB 3.3 插头插到 Super-USB 3.3 插座时, 导电端子 (P5, P6, P7, P8, P9, P10) 的前端导电接触面部分可以嵌入到 Super-USB 3.3 插座的绝缘基座 (B3) 底部的表面, 与导电端子 (S5, S6, S7, S8, S9, S10) 相接触。

在本说明书中的 Super-USB 3.3 插头和 Super-USB 3.3 插座上分别设有用于连接负载电源 2 调整电压电阻的“VR”端子, 这“VR”端子所连接的电

阻是设置于 USB 外部设备上, 该电阻的其中一端与“VR”端子相电路连接, 另一端与负载电源 2 的正极端子或负极端子相电路连接, USB 外部设备通过设置不同的电阻值来改变 USB 主机所输出的负载电源 2 的电压, 这电阻的功能就如同一般稳压电源输出端的分压电阻, 将输出的电源电压分压后回馈给稳压电源电路, 使稳压电源电路输出的电压保持不变。设有本实用新型的 Super-USB 3.3 插座的 USB 主机上需要设有这样的稳压电源, 输出的电源电压是由 USB 外部设备通过连接在“VR”端子上的电阻来设定。负载电源 2 的输出电压的范围是从 5V 至 24V, 当没有在“VR”端子上连接电阻时, 负载电源 2 的输出电压为 12V, 如果需要高于 12V 的电压, 只要将适当数值的电阻连接在“VR”端子与负载电源 2 的负极端子之间, 如果需要低于 12V 的电压, 只要将适当数值的电阻连接在“VR”端子与负载电源 2 的正极端子之间就可以了, 这样只要在 USB 外部设备上的“VR”端子与负载电源 2 的正极端子或负载电源 2 的负极端子之间设置适当数值的电阻, 就可以使负载电源 2 输出 USB 外部设备所需电压的电源供应。

以上已经详细说明了本实用新型的 Super-USB 3.3 插头和 Super-USB 3.3 插座, 本实用新型的 Super-USB 3.3 连接器同时兼顾了数据通讯和负载电源供应, 它的实施, 会带来良好的效益。

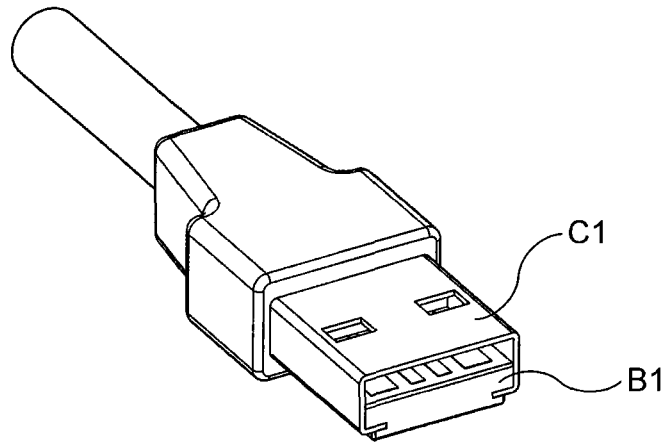


图 1

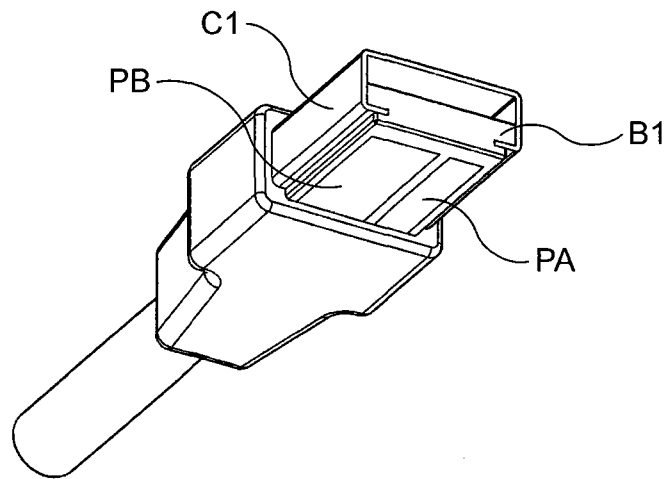


图 2

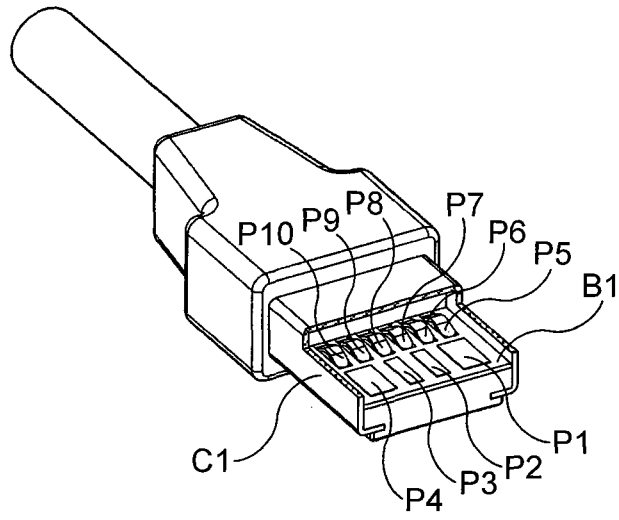


图 3

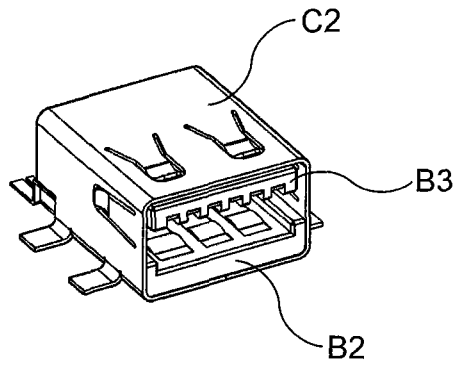


图 4

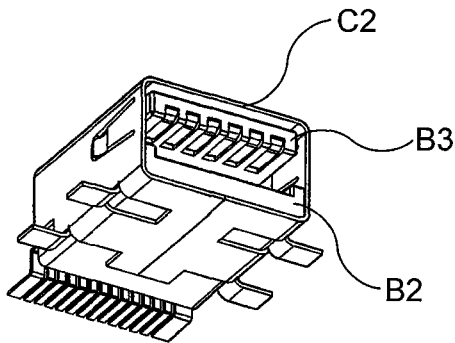


图 5

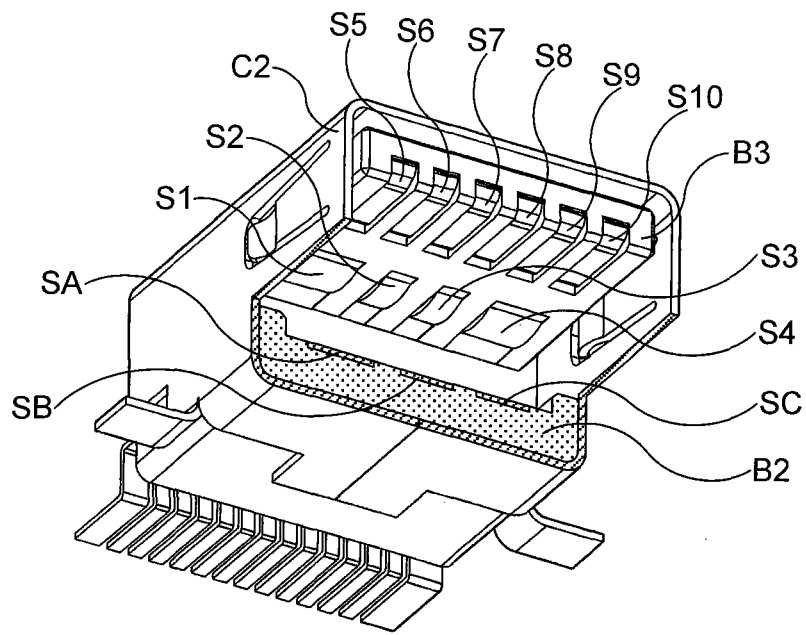


图 6

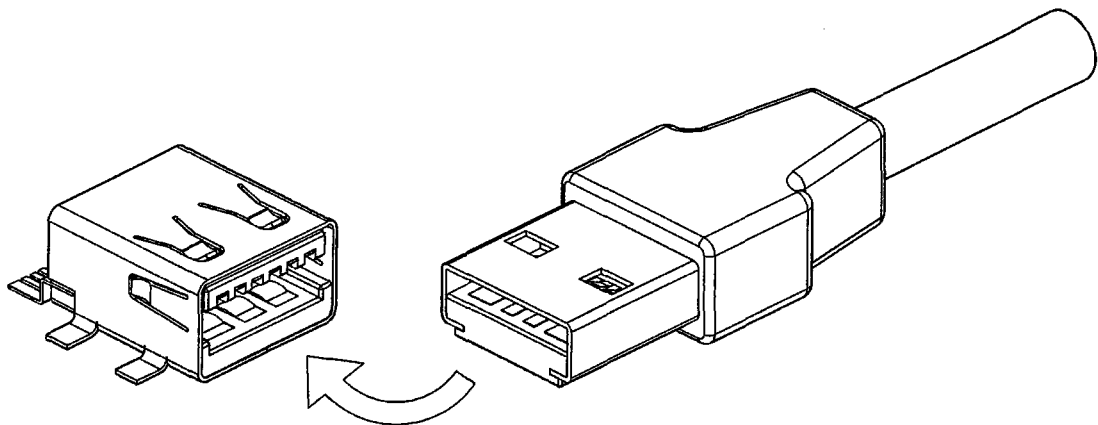


图 7